## 19 日本国特許庁(JP)

⑩特許出願公開

# 母 公 開 特 許 公 報 (A) 昭61-296838

@Int Cl.⁴

識別記号

庁内整理番号

每公開 昭和61年(1986)12月27日

H 04 L 11/28

1 0 2 A-7117-5K

審査請求 未請求 発明の数 1 (全3頁)

❷発明の名称

パケット交換網における伝送データ中継制御方式

②特 願 昭60-138727

**塑出 願 昭60(1985)6月25日** 

79発明者

中川 雅嗣

東京都港区芝5丁目33番1号 日本電気株式会社内

⑩出 願 人 日本電気株式会社

東京都港区芝5丁目33番1号

9代理人 弁理士内原 晋

明 紙 水

### 1. 発明の名称

パケット交換網における伝送データ中継制御方式

## 2. 特許請求の範囲

複数のパケツト交換機と、これらパケット交換機間を接続する中継線よりなるパケット交換網において、

伝送すべき1つ以上のパケットを有する交換機は、あて先交換機毎にあて先交換機識別情報と前記パケットを含む伝送フレームを編集して中継線に伝送し、

伝送データ中継制御方式。

# 8. 発明の詳細な説明

#### 〔産業上の利用分野〕

本発明は、高速中継線を使用するパケット交換網における伝送データ転送中継制御方式に関する。 〔従来の技術〕

従来のパケット交換網は、各交換機関に比較的低速の中継線、たとえば48 Kbps の回線を用いることを基本としており、高速中継線、たとえば46 L544Mbpsの高速デイジタルサービスを用いる場合でも、交換機から出ている複数の低速回線を多重化装置により東ねて高速中継線に乗り入れる方法が用いられている。

# 〔 発明が解決しようとする問題点〕

上述した従来のパケット交換網では、パケット 交換機関に高速伝送路を用いた場合でも、フレー ム処理は多重化装置によりトラヒックを低速回線 に分解してパケット毎に行なわれるため、大容 のパケット、フレームの処理能力を有するパケッ ト交換機が必要となるという欠点がある。

#### [問題点を解決するための手段]

このように、複数のパケットを同一交換機毎にまとめて伝送フレームを編集して伝送することにより、大容量のパケット・フレーム処理能力を有する交換機および多重化装置なしで高速中継線を使用できる。

#### 〔実施例〕

次に、本発明の実施例について図面を参照して

ト812および814を取り出し、それぞれ出力 パケット820および821として送出する。また、パケット交換機100からのパケットが、自 交換機101あてのものでないときにはこれを簡 別して、パケット交換網の他の交換機102に転送する。

第2図は、本実施例における伝送フレーム 310のフォーマットの例で、ISOの HDLC フレームフォーマットに準拠している。ヘッタ 8 1 1 は、フラグド・アドレス A ・制御コード C に続いてあて 先交換機番号を示す勘別子 ID および第 1 のパケット 8 1 2 の及さを示す Li. より構成され、第 1 のパケット 8 1 2 の及には第 8 のパケット 8 1 4 の長さを示すパケット及 Liよりなるパケット 8 1 4 の大にはフレームチェックシーケンス FCS とフラグドよりなる伝送フレームトレイラ 8 1 5 が続いている。

第8図は、第1図のパケツト交換網を含むネットワークの構成図である。ローカルエリアネット

説明する。

第1図は、本発明のパケット交換網における伝送データ伝送中継制御方式の一実施例が適用されたパケット交換網の樹成図である。

パケツト交換機 1 0 0 . 1 0 1 . 1 0 2 は、高速中継線 2 0 0 . 2 0 1 . 2 0 2 により接続されて高速パケツト交換網が構成されている。

い文 換 1 0 0 に、とか 2 0 0 に 3 0 に 3 0

ワーク 5 0 0 ・5 0 1 ・5 0 2 は、第 1 図のパケット交換機 1 0 0 ・1 0 1 ・1 0 2 および高速中継線 2 0 0 ・2 0 1 ・2 0 2 により接続されている。 ローカル アネットワーク 5 0 0 から発生された パケット交換機 1 0 0 により、あて 立て ひかん で 後機 1 0 1 ・1 0 2 に送り、 はなって それぞれ高速中継線 2 0 0 ・2 0 1 によって 各次換機 1 0 1 ・1 0 2 に送られ、 そこで 各ットに分解されてローカルエリアネットワーク 5 0 1 ・5 0 2 にそれぞれ送出される。

いま、100パケット/砂のフレーム処理能力を有するパケット交換機によつてパケットを伝送するとき、平均パケット長が1000bit の場合従来の方法では、

1000bit×100 パケツト/砂 =100Kbps
のトラヒックしか処理できないが、本方式によれば、パケットの伝送フレームの多重度が平均10の場合には、

1000bit×10×100 パケツト/砂=1,000Kbps

のトラヒックを処理できる。

#### [発明の効果]

以上説明したように本発明は、複数のパケットをあて先の交換機毎にまとめて伝送フレームを組立てて伝送することにより、従来の数倍のトラヒックを処理できるので大容量のパケット・フレーム処理能力を有するパケット交換機および多重化装置なしで、高速中継回線を使用できるという効果がある。

#### & 図面の簡単な説明

第1図は、本発明のパケツト交換網におけるデータ中継制御方式の一実施例が適用されたパケツト交換網の構成図、第2図は、第1図の伝送フレーム310のフォーマツト図、第8図は、第1図のパケツト交換網をローカルエリアネツトワークに接続した実施例の構成図である。

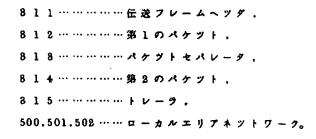
100,101,102 ………パケット交換機,

200,201,202 ………高速中继粮,

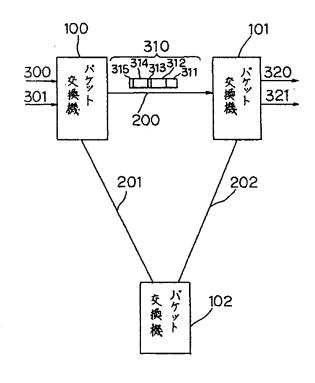
800.801.820.821 …… 伝送されるパケツト、

810 …………… 伝送フレーム。

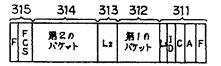
t



特許出願人 日本電気株式会社 代 選 人 弁型士 内 原 智



第1図



第2図

